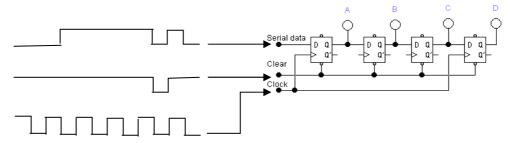
## Planche d'Exercices N<sup>0</sup>3 Registres L1 – S2– MI -- 2019-2020

« la mémoire est l'avenir du passé.» Paul Valery.

## **Exercice 1**

Tracer les signaux de sortie A, B, C et D après chaque impulsion de l'horloge.

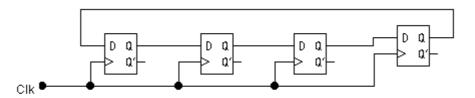


## **Exercice 2**

Réaliser, à base de bascules D, un registre à décalage à droite et à gauche 4 bits, selon un signal de sélection s tel que : s=0 décalage à droite s=1 décalage à gauche.

## **Exercice 3**

Analyser le circuit suivant :



Annexe : différents types de registres

Entrée série / Sortie série	Entrée parallèle / sortie série		
Entrée Sortie	Entrée Sortie		
Entrée série / sortie parallèle	Entrée parallèle / sortie parallèle		
Entrée Sortie	Entrée Sortie		